

Ludovic Provost

✉ ludovic.provost8@gmail.com | 🏠 ludoprovost.github.io | [in linkedin.com](https://www.linkedin.com) | github.com/LudoProvost

Éducation

Université d'Ottawa, Baccalauréat en génie informatique

avril 2025

- **Cours:** systèmes en temps réel, OS, réseaux, conception de systèmes, ML
- **CGPA:** 9.5 / 10.0

Compétences

- **Langages:** Python, C++, C, Rust, Java, SQL, Bash, VHDL, Verilog
- **Outils:** Linux (Ubuntu/Debian/Arch), Matlab, Quartus, ModelSim, Vivado, Jira, Jenkins, Wireshark, Logic2, KiCad, Docker, Node.js, React, Oracle Cloud

Expérience

Ingénieur en systèmes embarqués

jan 2023 – août 2024

Freelance

Ottawa, Ontario

- Conception et développement de logiciels embarqués pour des contrôleurs Arm
- Collaboration avec des ingénieurs pour sélectionner des solutions afin de garantir la fiabilité et la sécurité
- Conception, prototypage et test de cartes électroniques (PCB) et de schémas avec KiCad

Stagiaire développeur CI/CD

sep – déc 2022

Intact Financial Corp.

Québec, Québec

- Mise en place de tâches automatisées, tests automatisés et d'un système d'alerte en cas d'échec
- Documentation du code, des processus, et des autorisations
- Maintenance des pipelines et migration de services et d'outils pour garantir la sécurité

Stagiaire développeur des applications

mai – août 2022

Brookfield Renewable Partners

Gatineau, Québec

- Résolution de problèmes d'applications, assurant la fonctionnalité et fiabilité du système
- Maintenance des bases de données SQL
- Collaboration avec des équipes de développement pour identifier des solutions

Technicien en matériel informatique

mai – nov 2021

Élections Québec

Québec, Québec

- Imagerie et configuration des ordinateurs pour les nouveaux employés
- Réparation et maintenance du matériel informatique
- Configuration du BIOS pour gérer l'ordre de démarrage et le *secure boot*

Projets

Embarqués & électroniques

C, C++, Rust, UART, SPI, I2C

- Développement de drivers pour des CI en utilisant les fiches techniques et de cartes de registres
- Débogage et tests à l'aide d'un analyseur logique et d'un lecteur de ports

Logiciels & Algorithmes

Python, Rust, C, TCP/IP, UEFI

- Traitement des signaux en temps réel et *multi-threading* pour un algorithme de détection de battements
- Résolution de nombreux défis "capture the flag" en utilisant diverses distributions Linux
- Développement d'un bootloader et système d'exploitation personnalisé en C selon les spécifications UEFI

Projets universitaires

FPGA, Verilog, Vivado, Python

- Conception d'un processeur MIPS à cycle unique et à pipeline 5 étages en VHDL
- Conception de services et d'un système embarqué pour des appareils intelligents
- Conception d'un UART et contrôleur de feux de circulation en VHDL